

インターンシップ参加者募集!!

LSIで画像処理するってどんなことでしょうか？

そのしくみがわかる回路設計を体験してみませんか？

きっと感動の瞬間を体感できます！

■募 集 要 項■

☆開催日程 全4日間：9月1日（土）、2日（日）、8日（土）、9日（日）

☆内 容 LSIの回路設計及び画像処理のしくみを理解してもらった後、画像の変形・移動等のモデル課題に取り組み、その成果を体感していただきます。

☆募集対象 工学部（電気電子、物理工学、機械工学、情報工学系他）、理学部（数学系、物理系他）の学部生または研究科（M1）の皆さんで、上記の全日程に参加できる方

☆定 員 10名以内（応募者多数の場合は選考により決定します）

☆開催場所 当社本社（JR尼崎駅徒歩6分）

☆報酬等 交通費実費支給（最終回に一括支給予定）

☆申込方法 次のいずれかの方法からエントリーをお願いします。

（1）直接エントリー

次の事項を記載のうえ、下記申込み先アドレスまでメールでお申込み下さい。

①氏名 ②性別 ③住所 ④大学名 ⑤学部・学科名

⑥連絡先（Eメールアドレス及び電話番号）

⑦論理回路の勉強経験の有無

⑧論理回路の設計経験の有無（ある場合はその内容も）

⑨FPGAやLSIへのインプリメントの経験の有無（ある場合はその内容も）

※お預りする個人情報は当セミナー及び弊社に関するご案内以外には使用しません。

《申込み先》 E-mail: seminar@i-chips.co.jp（お問い合わせもこちらまで）

（2）就職サイトからのエントリー

・「日経就職ナビ2009」、「[en]学生の就職情報2009」のインターンシップ情報からそれぞれエントリーできます。

☆応募期間 2007年6月25日（月）～8月3日（金）

☆弊社ホームページ <http://www.i-chips.co.jp>、